**Министерство образования и науки Российской Федерации**

**Федеральное государственное бюджетное образовательное учреждение высшего образования  
"Севастопольский государственный университет"**

Кафедра: «Информационные технологии и компьютерные системы»

Пояснительная записка

к курсовому проекту

по дисциплине: «Компьютерная логика»

на тему: «Синтез синхронного автомата»

вариант № 8.

Выполнил

ст.гр. Втб-22д.

Демиденко А.А

Проверила: Козлова Е.В.

Севастополь

2015